

PYNQ-Z2 基础开发实验资料

板卡资料:

[PYNQ-Z2 用户手册](#)

[PYNQ-Z2 约束文件](#)

[PYNQ-Z2 板卡文件](#)

[PYNQ-Z2 电路图](#)

实验列表:

基础开发实验	简介
Lab 1: 创建基于可编程逻辑的 SOC 系统	创建包含有可编程逻辑和处理器系统的一个完整的处理器系统。
Lab2: 使用 Vivado Logic Analyzer 进行调试	插入 Vivado Logic Analyzer 核对系统进行调试/分析。
Lab 3: 使用 Block RAM 扩展内存空间	通过实例化 AXI BRAM 控制器和 BRAM 扩展地址空间并从中运行应用程序。
Lab4: 使用 CDMA 进行直接存储器访问	在 Polling 和 Interrupt 模式下, 使用 AXI CDMA 控制器在各种存储器之间执行 DMA 操作
Lab5: 配置和引导	创建 Images 进行 SD 卡启动和 QSPI 闪存启动。最终加载生成的硬件比特流和可执行文件, 并执行所需的应用程序。
Lab6: 分析和性能调整	分析在 PL 和 PS 中执行功能的应用程序
下载地址 提取码: q5lt	

我们欢迎关心新工科建设、双一流建设的老师加入 Arm & Xilinx 大学计划, 我们有一系列的培养方案改革案例、最新课改成果、可以供您参考, 关于联合实验室建设、课程改革、软件捐赠、校企共建课程、FPGA 师资培训、学生竞赛、学生讲座等联系我们。

联系方式: edu@e-elements.com

